

Вентили 1-2-3 и 4-5-6 0s13 переносят это короткое замыкание на вход 13 0s15 и удлиняют их до 0,5 секунды. Триггер 10-13-9 0s15 является триггером RS. Подача логического нуля на вход 15 вызывает установку выхода Q в нулевое состояние. Нулевое состояние получается также на входе 2 0s15. Перенесение состояния с входа 2 на выход 5 (низкое состояние) и 6 (высокое состояние) происходит в момент положительного фронта импульса на часовом входе 3 (конец времени стробирования). Низкое состояние на 5 0s15 вызывает: пуск 0s16 и замыкание вентилей 8-9-10 0s11. Это обозначает, что на выходах  $Q_A$ ,  $Q_B$ ,  $Q_C$ ,  $Q_D$  схем 0s20...0s23 установлены состояния, равные входным состояниям на A, B, C, D минус количество импульсов (счет вниз), подведенных к счетчику во время открытия вентилей. Таким образом схемы 0s20...0s23 выполняют роль памяти. Запоминаемые состояния программируют делитель 0s16...0s19 и всегда таким образом, что частота на его выходе составляет 312,5 Гц, независимо от частоты генератора в.ч. Вытекает отсюда, что как программируемый делитель 0s16...0s19, так и программатор 0s20...0s23 управляются тем же самым сигналом. Память реализованная на счетчиках импульсов имеет то достоинство, что можно уменьшить или увеличить вписанную в нее величину на отдельные единицы путем подвода отдельных импульсов на входы 5 или 4 0s23 (+ или -  $\Delta F$ ). Высокое состояние на выходе 6 0s15 вызывает на плате № 25 открытие транзисторов T10 и T9 (подвод корректирующего напряжения от компаратора фазы к генератору в.ч.), а также замыкание T11 (свечение диода, сигнализирующего состояние синхронизма). Действие автоматического программирования будет изображено