

Транзисторы T1 и T2 работающие как эмиттерные повторители, разделяют сигнал 5 МГц. Один канал ведет к платам № 25 и 26, второй к плате № 66.

С платой № 13 связан переключатель 100 R2 и гнездо 100 X3 помещенные на задней плите. Они обеспечивают вывод сигнала от кварцевого генератора наружу или подвод сигнала 5 МГц от внешнего источника опорной частоты.

6.4. Программируемый делитель частоты (плата № 24)

Задачей программируемого делителя частоты является получение частоты сравнения фазы 312,5 Гц, при каждой частоте генератора в.ч.

Соответствующий делитель образуют схемы Os9, Os16...Os19, Os46. Степень деления этого делителя определяется количеством импульсов, подводимых к его входу (вывод 5 Os19 и вывод 11 Os9), приходящихся на один выходной импульс (вывод 5 Os9).

Такое количество импульсов зависит от начального состояния и конечного состояния счетчика. Начальное состояние определяется величиной подведенной к программирующим входам А, В, С, D схем Os16...Os19. Конечное-же состояние определяется величиной выходов Q_A, Q_B, Q_C, Q_D этих же схем, подведенной к входам схемы Os46. Автоматическое приспособление степени деления к входной частоте реализуется с помощью схем Os14-Os20...Os23 и взаимодействующих: 1/4 Os10, Os11, Os12, Os13, Os14 и Os15.

В несинхронизованном состоянии программируемый делитель заблокирован путем подачи высокого состояния на вход I4 Os16. В момент нажатия кнопки "СИНХРО" подвергается кратковременному закорачиванию на массу вход 1 Os13.