

водится сигнал 5 МГц от квэрцевого генератора. На коллекторах транзисторов T1 и T2 возникает дифференциальный сигнал частоты (10 кГц при недостройке). Этот сигнал после усиления в Os1 и дифференцировании посредством C6, R10 дает импульсный процесс управляющий одностабильный триггер. Этот триггер создает положительный импульс постоянной длительностью 50 мкс. Этот процесс на выходе 3 Os2 является прямоугольным процессом скважностью 1:1 при 10 кГц. Транзисторы T4 и T5 образуют дискриминатор частоты. При 10 кГц в точке С постоянное напряжение равно нулю (одинаковое время открытия транзисторов). При частоте менее 10 кГц в точке С имеется положительное напряжение, более 10 кГц - отрицательное.

Схему Os3 образует дифференциальный усилитель постоянных напряжений. Постоянное напряжение с выхода этого усилителя присоединяется к анодам диодов D1 и D2 на плате № 27, которые влияют на частоту генератора 4,99 МГц. Если к входу 2 Os3 (плата № 26) подводится какое-либо постоянное напряжение, тогда петля частотной стабилизации приводит частоту 10 кГц к такой величине, что на выходе 3 Os3 создается напряжение практически равно (учитывая большое усиление Os3) напряжению на входе 2 Os3. Изменение постоянного напряжения вокруг нуля на 2 Os3 вызывает изменение частоты генератора вокруг 4,99 МГц (после разделения на 15968 на плате № 25 изменение опорной частоты дискриминатора фазы вокруг 312,5 Гц).

Относительная стабильность этих частот в 500 раз лучше, чем относительная стабильность одностабильного триггера Os2 на плате № 26 ( $10 \text{ кГц} \times 500 = 5 \text{ МГц}$ ).