

ром (плата № 13) генератор 240 МГц.

Транзистор T1 генерирует частоту, определенную цепью L1, C6, C7. Через резистор R3 подается отрицательное синхронизирующее напряжение, которое корректирует частоту генератора, изменения ёмкость диода D2. Транзисторы T2, T3 образуют суперирующий усилитель. Один из выходов усилителя ведет к делителю частоты 4:1 на плате № 67, второй к смесителю на плате № 62.

6.18. Делитель частоты 4:1 (плата № 67)

Этот делитель имеет целью разделение частоты генератора 240 МГц из платы № 61. На выходе достигается 60 МГц.

Схема делителя аналогична как делителей на платах № 55 и 56.

6.19. Схема синхронизации (плата № 66)

Схема реализует фазовую синхронизацию генератора 240 МГц (плата № 61) с кварцевым генератором (плата № 13 в блоке I). Частоту 60 МГц, вытекающую из деления на 4 (на плате № 67) частоты 240 МГц подают на транзистор T1, представляющий собой схему формирования импульсов. Схемы Os1 и Os2 разделяют 60 МГц в общем на 24. Сигнал 5 МГц от кварцевого генератора формируется посредством T2 и через вентиль Os5 подводится к входу I4 Os2. Из вентилей Os3, создающих отрицательные игольчатые импульсы, оба сигнала (2,5 МГц) подводятся к Os4 и Os5, представляющим собой частотно-фазовый дискриминатор.

Дифференциальный усилитель Os6 вместе со схемой резисторов и конденсаторов образует на своем выходе постоянную составляющую, которая при большом (в момент включения) отклонении частоты генератора (плата № 61) от 240 МГц вызы-